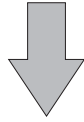


MODULE A

TRIGGER H	TRIGGER L
LENGTH A	SOURCE A
D0H	D0L
D1H	D1L
D2H	D2L

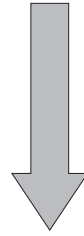


HUB FIFO A

H0	HDR
F0	SRC: A
F1	TGT: CTS
F2	LEN: 3
F3	
H0	DAT
F0	TRIGGER H
F1	TRIGGER L
F2	LEN A: 3
F3	SOURCE A
H0	DAT
F0	D0H
F1	D0L
F2	D1H
F3	D1L
H0	DAT
F0	D2H
F1	D2L
F2	PAD
F3	PAD
H0	TRM
F0	
F1	
F2	
F3	

MODULE B

TRIGGER H	TRIGGER L
LENGTH B	SOURCE B



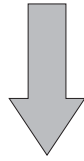
HUB FIFO B

H0	HDR
F0	SRC: B
F1	TGT: CTS
F2	LEN: 1
F3	
H0	DAT
F0	TRIGGER H
F1	TRIGGER L
F2	LEN B: 0
F3	SOURCE B
H0	TRM
F0	
F1	
F2	
F3	

16bit

MODULE C

TRIGGER H	TRIGGER L
LENGTH C	SOURCE C
D3H	D3L
D4H	D4L



HUB FIFO C

H0	HDR
F0	SRC: C
F1	TGT: CTS
F2	LEN: 2
F3	
H0	DAT
F0	TRIGGER H
F1	TRIGGER L
F2	LEN C: 2
F3	SOURCE C
H0	DAT
F0	D3H
F1	D3L
F2	D4H
F3	D4L
H0	TRM
F0	
F1	
F2	
F3	

TRBnet unpacked

H0	HDR
F0	SRC: D
F1	TGT: CTS
F2	LEN: 5
F3	
H0	DAT
F0	TRIGGER H
F1	TRIGGER L
F2	LEN D: 8
F3	SOURCE D
H0	DAT
F0	LEN A: 3
F1	SOURCE A
F2	D0H
F3	D0L
H0	DAT
F0	D1H
F1	D1L
F2	LEN B: 0
F3	SOURCE B
H0	DAT
F0	LEN C: 2
F1	SOURCE C
F2	D2H
F3	D2L
H0	DAT
F0	D3H
F1	D3L
F2	D4H
F3	D4L
H0	TRM
F0	
F1	
F2	
F3	

TRBnet packed

H0	HDR
F0	SRC: D
F1	TGT: CTS
F2	LEN: 4
F3	
H0	DAT
F0	TRIGGER H
F1	TRIGGER L
F2	LEN D: 5
F3	SOURCE D
H0	DAT
F0	D0H
F1	D0L
F2	D1H
F3	D1L
H0	DAT
F0	D2H
F1	D2L
F2	D3H
F3	D3L
H0	DAT
F0	D4H
F1	D4L
F2	PAD
F3	PAD
H0	TRM
F0	
F1	
F2	
F3	

TCP/IP unpacked

TRIGGER H
TRIGGER L
LEN D: 8
SOURCE D
LEN A: 3
SOURCE A
D0H
D0L
D1H
D1L
D2H
D2L
LEN B: 0
SOURCE B
LEN C: 2
SOURCE C
D2H
D2L
D3H
D3L
D4H
D4L

TCP/IP packed

TRIGGER H
TRIGGER L
LEN D: 5
SOURCE D
D0H
D0L
D1H
D1L
D2H
D2L
D3H
D3L
D4H
D4L